

## Matteo Lodi

Ricercatore a tempo determinato di tipo B.

### ISTRUZIONE E FORMAZIONE

Settembre 2015

#### Laurea Specialistica

Conseguimento della Laurea specialistica in Ingegneria Elettronica, presso l'Università degli Studi di Genova, con votazione di 110/110 e lode. Titolo della tesi di laurea: "Progetto, realizzazione e collaudo di un circuito misto analogico/digitale che emula il comportamento di neuroni biologici e piccole reti".

Università di Genova

Settembre 2013

#### Laure triennale

Conseguimento della Laurea triennale in Ingegneria Elettronica, presso l'Università degli Studi di Genova, con votazione di 110/110 e lode. Titolo della tesi di laurea: "Realizzazione circuitale di funzioni di controllo lineari a tratti discontinue".

Università di Genova

2010-2015

#### Formazione Superiore in ICT e Management

Completamento del percorso formativo "Formazione Superiore in ICT e Management" presso l'Istituto di Studi Superiori dell'Università di Genova (ISSUGE).

Università di Genova

Luglio 201

#### Diploma

Conseguimento del diploma di maturità scientifica.

Liceo Scientifico M. L. King, Genova

### ESPERIENZA ACCADEMICA

Luglio 2023 – oggi

#### Ricercatore a tempo determinato di tipo B

Ricercatore a tempo determinato di tipo B (RTDB) ai sensi dell'art. 24, comma 3, lettera a), della Legge 30.12.2010, n. 240 presso il Dipartimento di ingegneria navale, elettrica, elettronica e delle telecomunicazioni -DITEN

Università degli Studi di Genova.

Ottobre 2021 – Giugno 2023

#### Ricercatore a tempo determinato di tipo A

Ricercatore a tempo determinato di tipo A (RTDA) ai sensi dell'art. 24, comma 3, lettera a), della Legge 30.12.2010, n. 240 presso il Dipartimento di ingegneria navale, elettrica, elettronica e delle telecomunicazioni -DITEN

Università degli Studi di Genova.

[Novembre 2018 – Settembre 2021](#)

**Assegno di ricerca**

Assegno di ricerca (di durata annuale) ai sensi dell'art. 22 della Legge 30.12.2010, n. 240, presso il laboratorio "Complex. systems: Nonlinear models and Circuits" (COMPSYS), DITEN. Università degli studi di Genova.

[Novembre 2015 – Ottobre 2018](#)

**Dottorato di ricerca**

Dottorando presso il laboratorio COMPSYS, Università degli Studi di Genova. Tutor: prof. Marco Storace. Corso di dottorato in Scienze e Tecnologie per l'Ingegneria Elettrica, l'Ingegneria Navale e i Sistemi Complessi per la mobilità, curriculum in Ingegneria Elettrica, XXXI ciclo.

Università degli studi di Genova.

[Ottobre 2017 – Dicembre 2017](#)

Ospite presso il laboratorio BioRob (<https://biorob.epfl.ch/>) dell'Ecole Polytechnique Fédérale de Lausanne (EPFL), Dipartimento di bioingegneria. Scopo della visita è stato lavorare con il prof. Auke Ijspeert e i suoi collaboratori per migliorare le mie conoscenze circa la modellazione del sistema muscolo-scheletrico nei quadrupedi e la sua integrazione con i Central Pattern Generator.

[Novembre 2016 – Dicembre 2016](#)

Ospite presso il laboratorio NEURDS (<http://www.ni.gsu.edu/~ashilnikov/lab/lab.html>) della Georgia State University, Dipartimento di Matematica e Neuroscienze. Scopo della visita è stato lavorare con il prof. Andrey Shilnikov per migliorare le mie conoscenze circa la modellazione e l'analisi dei sistemi non lineari, con particolare enfasi sui Central Pattern Generator.

## TITOLI

### PRINCIPALI SEMINARI

[22-24 Luglio 2024](#) Partecipazione come relatore alla conferenza "IEEE workshop on complexity in engineering" (COMPENG),

[19-23 Maggio 2019](#) Partecipazione come relatore alla conferenza "SIAM Conference on Applications of Dynamical Systems" (DS19), Snowbird (USA)

[27-30 Maggio 2018](#) Partecipazione come relatore alla conferenza "IEEE International Symposium on Circuits and Systems" (ISCAS), Firenze (Italia)

[7-9 Settembre 2017](#) Partecipazione come relatore alla conferenza "New Generation of Circuits and Systems Conference" (NGCAS), Genova (Italia)

[12-15 Giugno 2017](#) Partecipazione come relatore alla conferenza "IEEE International Conference on Synthesis, Modeling, Analysis and Simulation Methods

and Applications to Circuit Design" (SMACD), Giardini Naxos-Taormina (Italia).

[29-31 Maggio 2017](#) Partecipazione come relatore alla conferenza "11th Symposium on Hysteresis Modeling and Micromagnetics" (HMM), Barcellona (Spagna)

DIREZIONE O PARTECIPAZIONE A COMITATI EDITORIALI DI RIVISTE, COLLANE EDITORIALI, ENCICLOPEDI E TRATTATI DI RICONOSCIUTO PRESTIGIO

[2023-2025](#) Associate editor per l' IEEE Transactions on Circuits and Systems I: Regular Papers.

[2021-2023](#) Associate editor for the International Journal of Circuit Theory and Applications.

[2022](#) Track co-chair per ISCAS'22. Track "Nonlinear Systems and Circuits Theory".

[2021, 2023-2025](#) Review Committee Member for ISCAS'21, ISCAS'23, ISCAS'24 and ISCAS'25;

PREMI E RICONOSCIMENTI PER L'ATTIVITÀ SCIENTIFICA, INCLUSA L'AFFILIAZIONE AD ACCADEMIE DI RICONOSCIUTO PRESTIGIO NEL SETTORE

[2017](#) - Demo competition award per il contributo "A Low-Cost Free-Space Optical Communication Prototype", presentato a NGCAS'17.