

Orazio Aiello

Ricercatore a tempo determinato di tipo B

ISTRUZIONE E FORMAZIONE

28 February 2013

Dottore di Ricerca altamente qualificato in Ingegneria Elettronica e delle Comunicazioni

Titolo di dottorato rilasciato dai tre Politecnici italiani (Torino, Milano e Bari) come membro ammesso al programma selettivo della Scuola Interpolitecnica di Dottorato.

• Materie principali: Front-end per circuiti integrati di potenza intelligenti, Microelettronica a segnali misti, Circuiti integrati impiantabili biomedici, Problematiche EMC
Politecnico di Torino

01 Aprile 2012 – 30 Ottobre 2012

Ph.D. Visiting Researcher

Principali materie: microelettronica per impianti biomedici, problematiche EMC.

Monash University, Wellington Road, Clayton, Melbourne, Victoria, 3800, Australia.

25 February 2009

Alta Qualifica Post-Laurea (equivalente a una Laurea Magistrale) in Ingegneria

Microelettronica (70/70 cum laude).

Materie principali: microelettronica, sistemi complessi.

Scuola Superiore di Catania (Mediterranean University Centre, Institute for higher education),
9, Via Valdisavoia, 95123 Catania, Italy

30 April 2008

Laurea Magistrale in Ingegneria Microelettronica, con votazione (110/110 e lode)

Materie principali: Elettronica Analogica, Digitale e di Potenza, Fisica

Università degli Studi di Catania, Viale Andrea Doria 6, 95125 Catania, Italy.

26 October 2005

Laurea Triennale in Ingegneria Elettronica, con votazione (110/110 e lode)

Materie principali: Elettronica Analogica, Digitale e di Potenza, Fisica, Matematica, Chimica, Informatica e Telecomunicazioni.

Università degli Studi di Catania, Viale Andrea Doria 6, 95125 Catania, Italy.

ESPERIENZA ACCADEMICA

1 March 2023

Ricercatore a tempo determinato di tipo A (RtdB): nomina diretta per meriti scientifici.

Ricercatore e docente di corsi di elettronica

University of Genova

1 December 2021

Ricercatore a tempo determinato di tipo A (RtdA)

Ricercatore e Docente di corsi di elettronica

University of Genova

13 November 2015

Ricercatore (Research Fellow)

Analog Mixed-Signal ICs Designer

National University of Singapore (NUS), Dept. of Electrical and Computer Engineering, Green-IC group

29 September 2016 – 28 February 2017

Periodo di ricerca all'estero (Visiting Research Fellow)

Hardware Design Engineer

Bionic Vision Australia (BVA), University of New South Wales (UNSW), Faculty of Engineering, Graduate School of Biomedical Engineering, Samuels Building, Sydney, New South Wales, 2052, Australia

01 June 2015 – 27 July 2017

Periodo di ricerca all'estero (Visiting Research Fellow)

Hardware Design Engineer

The University of Sydney (UniSyd), Faculty of Engineering and Information Technologies, Sydney, New South Wales 2006, Australia

06 October 2014 - 18 June 2015

Consulente

Mixed Signal IC Design Engineer / EMC expert

NXP Semiconductor, Nijmegen Site - Product Line In-Vehicle-Networking (PL IVN), Business Unit (BU) - Automotive, Gerstweg 2, 6544 AC, Nijmegen, The Netherlands.

20 October 2012 – 01 July 2013

Docente (supplente) di scuola secondaria superiore

Insegnamento delle materie di base di elettrotecnica ed elettronica al IV e V anno di un istituto di scuola secondaria. Membro interno agli Esami di Stato.

Istituto Professionale di Stato per l'Industria e l'Artigianato (IPSIA), "G. Plana", Piazza Generale Robilant n.5, Torino, 10141, Italy

1 March 2013

Ricercatore

Validation and Verification EMC Engineer

Politecnico di Torino (PoliTo), Department of Electronics and Telecommunications (DET), Microelectronics EMC group, 24, Corso Duca degli Abruzzi, 10129 Torino (TO), Italy.

20 September 2007

Ricercatore a contratto

Analog Mixed-Signal ICs Designer

Istituto Superiore Mario Boella (ISMB), EMC Competence Group, Via Piercarlo Boggio 61, 10138 Torino (TO), Italy in a joint project with STMicroelectronics - Castelletto Site, R&D Automotive division, Via Tolomeo, Cornaredo, MI 20010, Italy

01 July 2005 – 24 October 2005

Tirocinante

Tirocinio come Analog Mixed-Signal ICs Designer

Rad-Hard ICs Technology Group, STMicroelectronics - Catania Site, 50, Stradale Primo sole, 95121 Catania (CT), Italy.

INCARICHI ACCADEMICI

[Esempio: direttore di dipartimento, coordinatore di corso di studi, etc]

2022

Membro della Commissione Alta Qualità per la Laurea Magistrale in Elettronica

Analizzare gli indicatori chiave di prestazione della qualità della Laurea Magistrale

University of Genova

TITOLI

CV: [here](#)

Listed among the latest Stanford/Elsevier's World's 2% Top Scientist since 2021

IEEE Circuits and Systems (CAS) [Distinguished Lecture 2024-2025](#)

Already got Italian National Scientific Habilitations as [Associate Professor](#) and as [Full Professor](#) in Electronic Engineering

Current Project (Coordinator): <https://cordis.europa.eu/project/id/101086359>

PRINCIPALI SEMINARI

[Data](#) Titolo esperienza

Breve descrizione eventuale

Ente

RESPONSABILITÀ SCIENTIFICA PER PROGETTI DI RICERCA INTERNAZIONALI E NAZIONALI, AMMESSI AL FINANZIAMENTO SULLA BASE DI BANDI COMPETITIVI CHE PREVEDANO LA REVISIONE TRA PARI

[Data](#) Titolo esperienza

Breve descrizione eventuale

Ente

INCARICHI DI INSEGNAMENTO O DI RICERCA (FELLOWSHIP) PRESSO QUALIFICATI ATENEI E ISTITUTI DI RICERCA ESTERI O SOVRANAZIONALI

[Data](#) Titolo esperienza

Breve descrizione eventuale

Ente

DIREZIONE O PARTECIPAZIONE A COMITATI EDITORIALI DI RIVISTE, COLLANE EDITORIALI, ENCICLOPEDIE E TRATTATI DI RICONOSCIUTO PRESTIGIO

[Data](#) Titolo esperienza

Breve descrizione eventuale

Ente

PREMI E RICONOSCIMENTI PER L'ATTIVITÀ SCIENTIFICA, INCLUSA L'AFFILIAZIONE AD ACCADEMIE DI RICONOSCIUTO PRESTIGIO NEL SETTORE

[Data](#) Titolo esperienza
Breve descrizione eventuale
Ente

RISULTATI OTTENUTI NEL TRASFERIMENTO TECNOLOGICO IN TERMINI DI PARTECIPAZIONE ALLA
CREAZIONE DI NUOVE IMPRESE (SPIN OFF), SVILUPPO, IMPIEGO E COMMERCIALIZZAZIONE DI BREVETTI

[Data](#) Titolo esperienza
Breve descrizione eventuale
Ente

ALTRI TITOLI

[Data](#) Titolo esperienza
Breve descrizione eventuale
Ente